



No. JZA-PS???

# CMOSカメラモジュール

PTE開発コード：JZA

暫定仕様書

Due date : Nov. 22, 2012      Rev. 0.2

Guest confirmation column

承認	確認	作成
		開発 '12. 11. 22 平野

PRIMETECH ENGINEERING CORPORATION



## 目次

1. 概要.....	4
2. 仕様一覧.....	4
2.1. 基本仕様.....	4
2.2. コネクター (JST BM20B-SRDS-A-G-TF) .....	4
3. 外形図.....	5
4. 参考回路図 (カメラ信号受信部) .....	6

## 1. 概要

本カメラはCMOSセンサーが搭載されたカメラモジュールです。

## 2. 仕様一覧

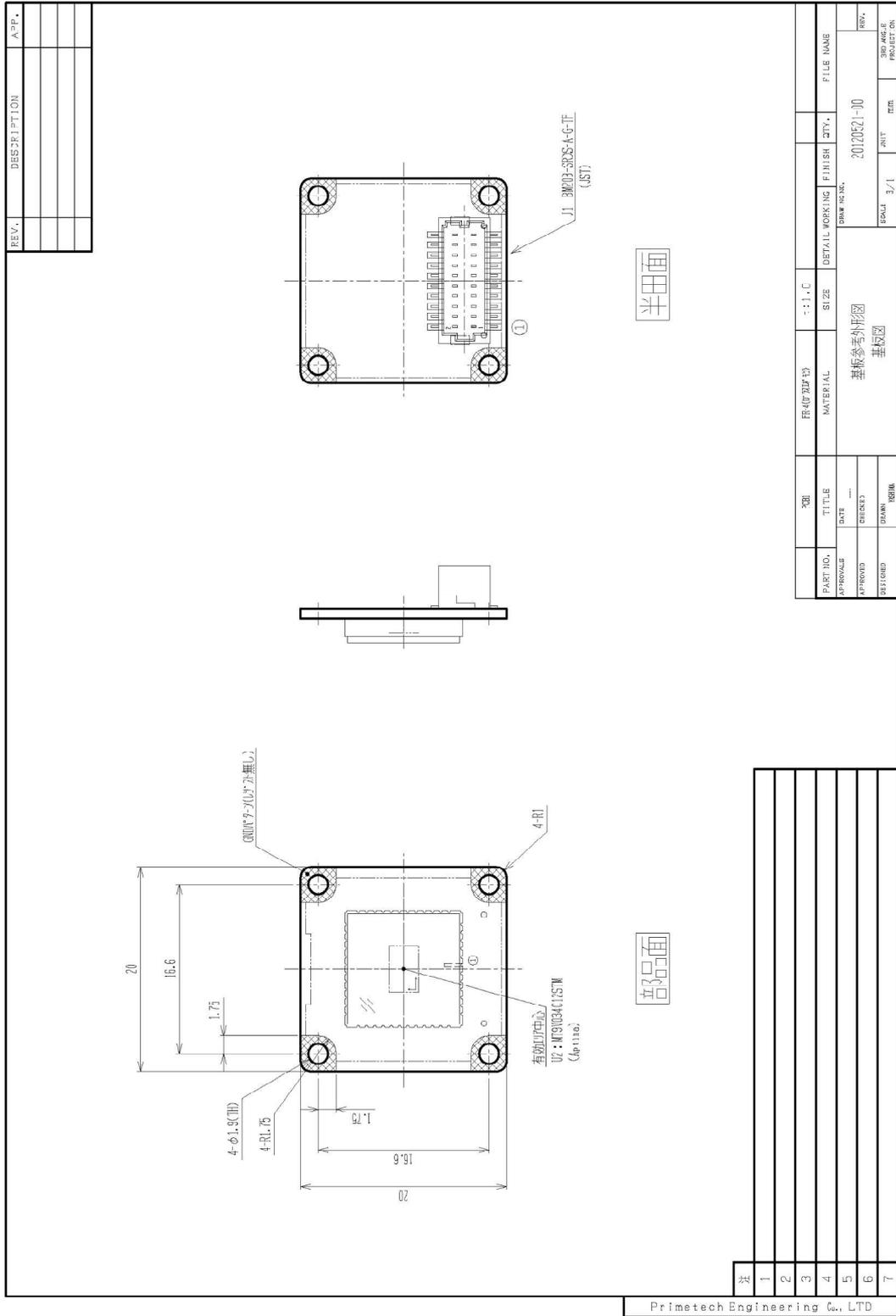
### 2.1. 基本仕様

インターフェース	: LVDS (Aptina MT9V034 ダイレクト出力)
マウント	: なし
イメージセンサー	: プログレッシブスキャン CMOS
センサーサイズ	: 1/3 インチ
ピクセルサイズ	: 6.0um x 6.0um
解像度	: VGA 640 x 480
データフォーマット	: 白黒 8bit
シャッタータイプ	: グローバル
フレームレート	: Max. 80fps
動作モード	: トリガーまたはフリーラン
電源電圧	: +5.0±10%VDC
消費電流	: Typ.125mA (80fps フリーラン時)
寸法	: 20.0mm x 20.0mm
重量	: 約 15g

### 2.2. コネクタ (JST BM20B-SRDS-A-G-TF)

Pin1	+5V	: 電源電圧
Pin2	+5V	: 電源電圧
Pin3	<del>RI+</del> RI-	: 画像データ (LVDS+側 LVDS-側)
Pin4	<del>RI-</del> RI+	: 画像データ (LVDS-側 LVDS+側)
Pin5	N.C.	: 未接続
Pin6	N.C.	: 未接続
Pin7	RST-	: リセット (LVDS-側)
Pin8	RST+	: リセット (LVDS+側)
Pin9	TRG-	: トリガー (LVDS-側)
Pin10	TRG+	: トリガー (LVDS+側)
Pin11	I2C-	: I2C クロック (LVDS-側)
Pin12	I2C+	: I2C クロック (LVDS+側)
Pin13	I2EN-	: I2C イネーブル (LVDS-側)
Pin14	I2EN+	: I2C イネーブル (LVDS+側)
Pin15	I2DA-	: I2C データ (LVDS-側)
Pin16	I2DA+	: I2C データ (LVDS+側)
Pin17	N.C.	: 未接続
Pin18	N.C.	: 未接続
Pin19	GND	: グラウンド
Pin20	GND	: グラウンド

3. 外形图



Primetech Engineering Co., LTD

4. 参考回路図 (カメラ信号受信部)

